

第17回 D2Tシンポジウム

~ Verification for MRAM, Atomic clock, Memristor, Silicon photonics, III-V Nanowire electronics, and Milimeter-wave and THz wave ~

東京大学大学院工学系研究科附属システムデザイン研究センター (d.lab) では、株式会社アドバンテストからの寄附によるアドバンテスト D2T 寄附講座において、「D2T (Design-to-Test)」の理念に基づき、「設計」と「テスト」の橋渡しを目的とした研究・教育活動を行なっています。その一環として開催して参りました D2T シンポジウムを今年も下記の通り開催いたします。当日までに数名のキーノートトークが増える可能性がありますので、ウェブサイトでのご確認をどうぞよろしくお願いいたします。

今回はハイブリッド開催をいたしますので、多くの皆様のご来場・ご参加を心よりお待ちしております。

2022

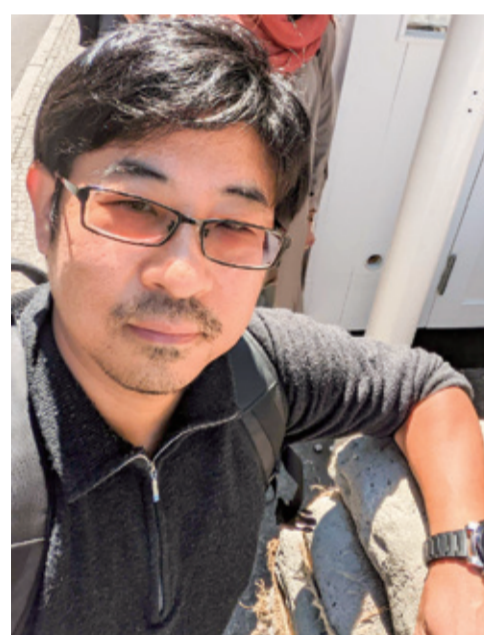
9/15 THU

ハイブリッド開催

10:00~18:00

武田先端知ビル 5 階武田ホール + Zoom
同時通訳は Zoom 配信のみ

Keynote Speakers



Measurements in millimeter-wave and THz wave band based on photonics

Shintaro Hisatake

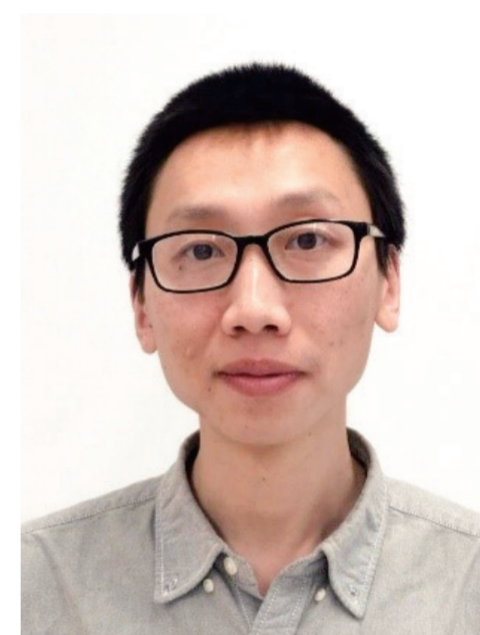
Associate Professor
Gifu University



High-density integrated optical transceiver based on silicon photonics technology

Takahiro Nakamura

Ph.D.
AIO Core Co., Ltd.



Memristor-based echo state networks

Zhongrui Wang

Assistant Professor
Department of Electrical and Electronic Engineering at the University of Hong Kong



Reliability study of ferroelectric HfO2 memory using advanced analytical techniques

Reika Ichihara

Institute of Memory Technology R&D, Kioxia Corporation



Vertical III-V Nanowire Transistors and Prospects

Katsuhiko Tomioka

Associate Professor
Hokkaido University



CLIFS: Chip Level Integrated Frequency Standard, How do we approach the cliff of CLIFS?

Motoaki Hara

Senior Researcher,
National Institute of Information and Communications Technology (NICT)



参加のお申し込み 申し込み方法：下記ウェブサイトで事前申込をお願いします 参加費：無料

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2022-j.html>

主催：東京大学大学院工学系研究科附属システムデザイン研究センター (d.lab)
後援：株式会社アドバンテスト
協賛 (予定)：(一社) 電子情報通信学会、(一社) 情報処理学会、IEEE SSCS Japan Chapter
IEEE SSCS Kansai Chapter、応用物理学会 集積化 MEMS 技術研究会
ナノテスティング学会、(一社) 電子情報技術産業協会、(一社) 日本半導体製造装置協会
SEMI ジャパン、(一社) パワーデバイス・イネープリング協会
計測エンジニアリングシステム株式会社

お問い合わせ：東京大学大学院工学系研究科附属システムデザイン研究センター アドバンテスト D2T 寄附講座
〒113-0032 東京都文京区弥生 2-11-16 武田先端知ビル 404 号室
Tel: 03-5841-0233 FAX: 03-5841-1093 <http://www.vdec.u-tokyo.ac.jp/>
E-Mail: higo@if.t.u-tokyo.ac.jp

